

# LSNAM02 ネットワークアダプタ

Intel Pentium Processor D1519 内部動作周波数 1.5GHz

## ■概要



*CPU	: Intel Pentium Processor D1519 オンボードメモリ
*メインメモリ	: DDR4 SDRAM 2133MT/s ECC対応 最大8GByte
*通信FPGA	: Xilinx XC7A200T-2FBG676I
*ユーザーインターフェース	
イーサネット(1000base-T/100base-TX/10base-T)	: 2点
SDスロット	: 1点
USB mini-Bコネクタ	: 1点
スイッチ	: 4点
-Online/Shutdownスイッチ(トグルスイッチ)	
-制御選択スイッチ	
-リセットスイッチ	
-アポートスイッチ	
1pps信号入力コネクタ	: 1点

# LSNAM02 ネットワークアダプタ

Intel Pentium Processor D1519 内部動作周波数 1.5GHz

## ■ 定格/性能

項目		定格/性能
主要部品	CPU	Intel Pentium Processor D1519 , 内部動作周波数 最大1.5GHz
	メインメモリ	オンボードメモリ DDR4 SDRAM 2133MT/s , ECC対応 最大8GByte
	ブートROM	SPI-Flashメモリ × 2 (16MB , 32MB)
	EEPROM	64kbit
	通信FPGA	Xilinx XC7A200T-2FBG676I
	マイコン	シリコンラボラトリーズ:電源電圧チェック SILICON LABS : C8051F501-IM オンボード電源の電源電圧監視 , ADC キャリブレーション , クロックデビエーション, FPGA の生存確認用
イーサネットインターフェース	GIGA-Ethernet (1000base-T/100base-TX/10base-T)	:2点
シリアルインターフェース	USBシリアル (USB mini-Bコネクタ)	:1点
ユーザーインターフェース	SDスロット	:1点
	1pps信号入力コネクタ	:1点
	ロック付トグルスイッチ	:1点 (ON-LINE/SHUTDOWN)
	プッシュスイッチ	:3点 (CONTROL,RESET,ABORT)
自己診断機能	ウォッチドッグタイマ 電源電圧チェック CPUクロック異常チェック イーサネットアクセス FPGAヘルスチェック(エラー時はマイコンからFPGAをリコンフィグ可能)	
保護機能	過電流/過電圧保護 逆電流/逆電圧保護 突入電流保護	
ホットスワップ(活線挿抜)	可 (※ただし非常停止信号処理については、ユーザー回路による。)	
バス規格	LVDS	
インジケータ	4点: Power / Status / Mode / SD Access	
供給電源	DC24V ± 20%(バックプレーンから供給を受ける電圧)	
環境条件	モジュール周囲温度	(動作時) -5~60°C (保管時) -45~85°C
	モジュール周囲湿度	(動作時/保管時) 0~95%RH (結露なきこと)
耐振動	3.5mm at 5Hz to 8.4Hz, 1G at 8.4Hz to 150Hz	
耐衝撃	15G 11ms	
消費電流	1.207A (@24V)*1	
重量	194g (ヒートシンク含む)	
	406g (CPUモジュール、ヒートシンク含む)	
外形寸法	51.8mmW x 177.8mmH x 112mmD (突起部除く)	
準拠規格/準拠指令	EN 61131-2 : 2007 , RoHs	

適合モジュール型式について:

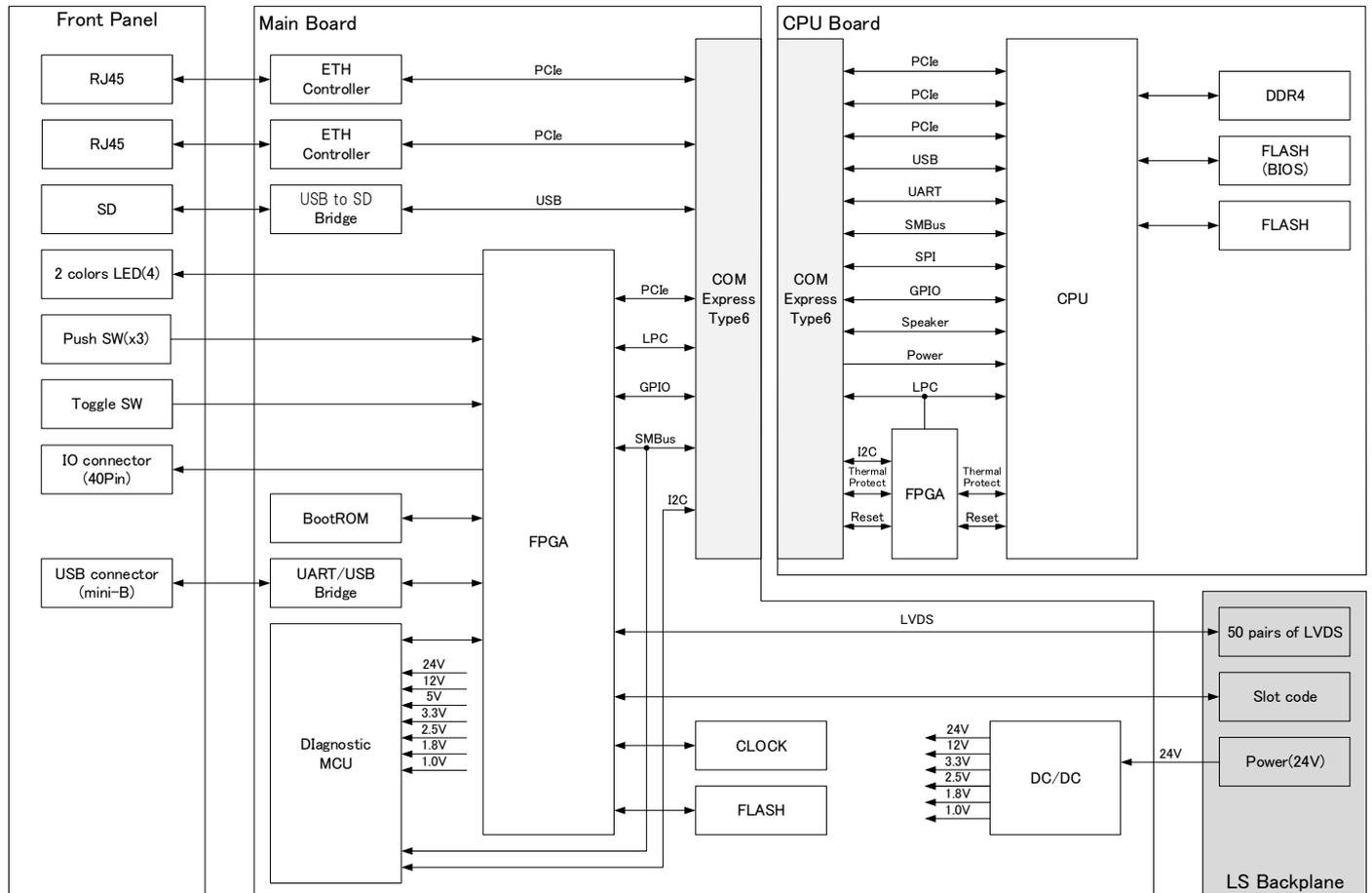
本製品の適合バックプレーンについては、「適合バックプレーン一覧(CGS-S9901-J-XX)」をご参照ください。

※1 CPU モジュールを搭載し、室温でインテルサーマルツールにて CPU 負荷率 100%で動作させた場合の消費電流です。

# LSNAM02 ネットワークアダプタ

Intel Pentium Processor D1519 内部動作周波数 1.5GHz

## ■ブロック図



- |        |   |   |
|--------|---|---|
| LED    | ; | Light Emitting Diode                                |
| DSW    | ; | DIP Switch  |
| EEPROM | ; | Electrically Erasable Programmable Read-Only Memory |
| DDR4   | ; | Double Data Rate4                                   |
| SDRAM  | ; | Synchronous Dynamic Random Access Memory            |
| RTC    | ; | Real Time Clock                                     |
| SPI    | ; | Serial Peripheral Interface                         |
| JP     | ; | Jumper Pin  |
| LVDS   | ; | Low Voltage Differential Signaling                  |
| FPGA   | ; | Field Programmable Gate Array                       |
| ROM    | ; | Read Only Memory                                    |
| ETH    | ; | Ethernet  |
| PHY    | ; | Physical layer                                      |
| SW     | ; | Switch  |

ご使用の際は、製品に添付の取扱説明書をよくお読みの上正しくお使い下さい。

本書の内容の一部または全部を無断で転載することは禁止されています。

本書掲載の製品説明は、製品改良などのために実際の製品と異なっている場合がありますのでご了承下さい。

DIASYS Netmation / DIASYS Netmation4Sは、三菱重工工業株式会社の登録商標です。

文中に記載されている他社の製品名、サービス名等はそれぞれ各社の商標または登録商標です。