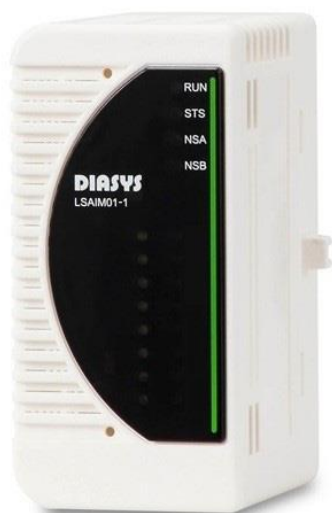


## LSAIM01-1 AI モジュール

LS communication アナログ入力 4~20mA/0~20mA 8点

### ■ 概要



- \* 入力点数 : 8点(チャンネル個別絶縁)
- \* 入力レンジ : 4~20mA/0~20mA(切替可能)
- \* 絶対精度 :  $\pm 0.1\%F.S.$  @25°C
- \* 温度ドリフト :  $\pm 100ppm/^{\circ}C$ 以下
- \* モジュール周囲温度範囲 : -5~60°C
- \* 絶縁方式 : フォトカプラ絶縁

# LSAIM01-1 AI モジュール

LS communication アナログ入力 4~20mA/0~20mA 8点

## ■仕様

項目		定格/性能
入力	点数	8点(チャンネル個別絶縁)
	電流範囲	4~20mA/0~20mA(EMS設定で切替可能)(フルスケール)
	内部インピーダンス	50Ω以下
	分解能	16bit
絶対精度	@25℃	± 0.1%F.S.
温度ドリフト	@-5~60℃	± 100ppm/℃以下(フルスケールに対して)
CMRR(コモンモード除去比)		100dB以上減衰
NMRR(ノーマルモード除去比)		約11dB減衰 (一次遅れフィルタを10ms以上に設定した場合、20dB以上減衰)
データ更新時間		10msec(/全チャンネル)
入力フィルタ仕様		ソフトウェアデジタルフィルタ(チャンネル個別)
絶縁耐圧		AC500V 入力端子 - PE間 入力チャンネル間
IOA間通信仕様	通信方式	LVDS
	通信速度	100Mbps
自己診断機能		電源チェック (24V, 3.3V, 2.5V, 1.8V, 1.0V) クロックチェック (FPGA—診断用MCU、診断用MCU—FPGA) ハートビートチェック (FPGA—診断用MCU、診断用MCU—FPGA) CRCチェック (FPGA) AI通信エラー (ch異常)
検知機能		ADC異常チェック I/O信号レンジチェック (オーバーレンジ、アンダーレンジ)
断線時		アンダーレンジを検出
保護機能	(供給電源保護)	過電圧保護 過電流保護
インジケータ	表示LED	4点: RUN(Run) / STS(Status) / NSA(Network status A) / NSB(Network status B)
絶縁方式		フォトカプラ絶縁
ホットスワップ(活線挿抜)		可
供給電源		DC24V ±20% (バックプレーンから供給を受ける電圧)
環境条件	モジュール周囲温度	(動作時) -5~60℃ (保管時) -40~85℃
	モジュール周囲湿度	10~95%RH 以下 (結露なきこと)
耐振動		3.5mm @ 5Hz ~ 8.4Hz 1G @ 8.4Hz ~ 150Hz
耐衝撃		15G 11ms
消費電流		78mA以下
重量		0.12kg
外形寸法		62mmD x 94mmH x 46mmW (突起部除く)
準拠規格/準拠指令		EN 61131-2 : 2007, RoHS

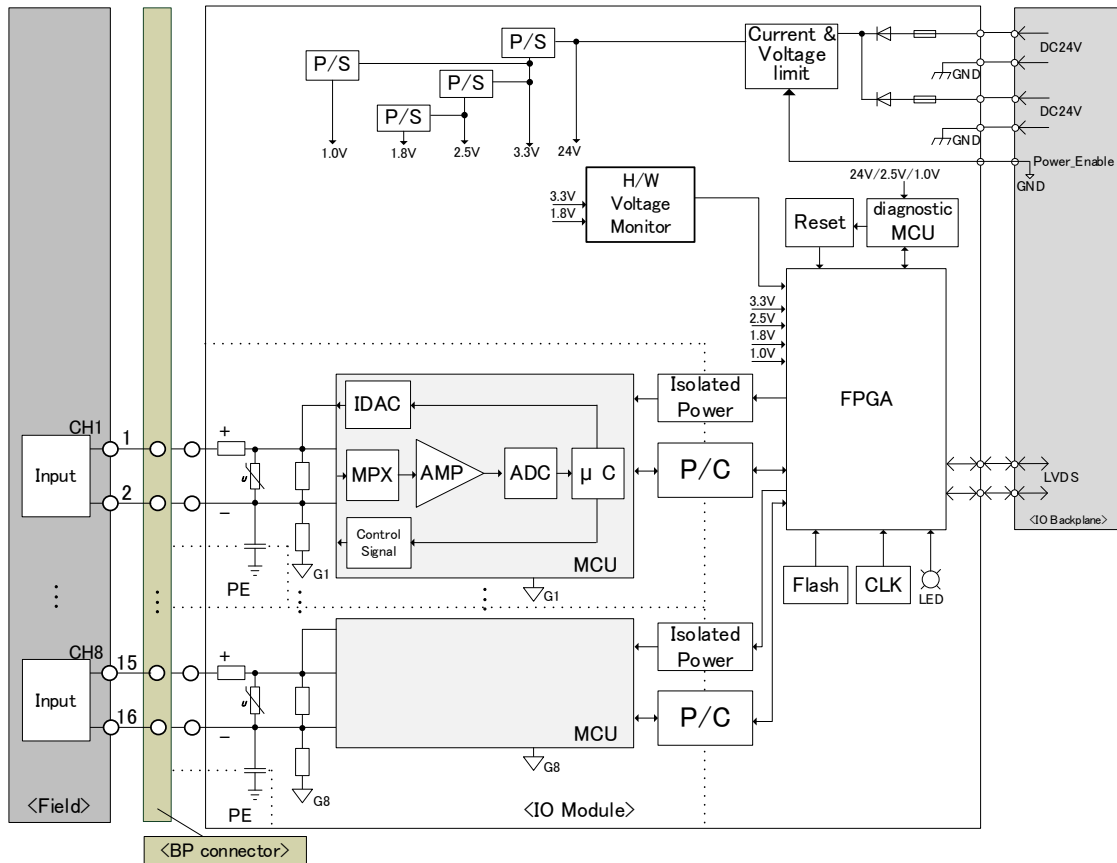
適合モジュール型式について:






- ・本製品の適合バックプレーンについては、「適合バックプレーン一覧(CGS-S9901-J-XX)」をご参照ください。
- ・本製品の適合アクセサリ端子については、「適合アクセサリ端子一覧(CGS-S9902-J-XX)」をご参照ください。

# LSAIM01-1 AI モジュール

LS communication アナログ入力 4~20mA/0~20mA 8点

## ■ブロック図



- |   |   |                                    |
|---|---|------------------------------------|
| P/S   | : | Power supply                       |
| IDAC  | : | 1out Digital analog converter      |
| MPX   | : | Multiplexer                        |
| AMP   | : | Amplifier                          |
| ADC   | : | Analog digital converter           |
| μ C   | : | Micro controller                   |
| CLK   | : | Clock                              |
| FPGA  | : | Field programmable gate array      |
| LED   | : | Light emitting diode               |
| MCU   | : | Micro control unit                 |
| GND,G1~G8   | : | Ground                             |
| IOA   | : | I/O adapter                        |
| LVDS  | : | Low Voltage Differential Signaling |
| BP  | : | Backplane                          |
| PE  | : | Protective Earth                   |
| P/C   | : | Photocoupler                       |
|  | : | Varistor                           |
|  | : | Resistor                           |
|  | : | Fuse                               |
|  | : | Diode                              |
|  | : | Capacitor                          |

ご使用の際は、製品に添付の取扱説明書をよくお読みの上正しくお使い下さい。  
 本書の内容の一部または全部を無断で転載することは禁止されています。  
 本書掲載の製品説明は、製品改良などのために実際の製品と異なる場合がありますのでご了承下さい。  
 DIASYS Netmation / DIASYS Netmation4Sは、三菱重工業株式会社の登録商標です。  
 文中に記載されている他社の製品名、サービス名等はそれぞれ各社の商標または登録商標です。